UNIVERSITÀ DEGLI STUDI DI PALERMO

ingegneria elettronica
electronics engineering
di-unipa

CORSO DI LAUREA MAGISTRALE IN ELECTRONICS ENGINEERING

Palermo, 07/09/2026

Ai Componenti del CCS in Electronics Engineering
Al Direttore del Dipartimento di Ingegneria
Al Delegato alla Didattica del Dipartimento di Inegneria
Alla Segreteria Didattica del Dipartimento Ingegneria
Alla Segreteria Studenti

e p.c.
Ai Coordinatori dei CCS del Dipartimento di Ingegneria

LORO SEDI

Oggetto: Esami di Laurea Magistrale in Electronics Engineering e Laurea V.O. in Ingegneria Elettronica - sessione autunnale A.A. 2025/26

Gli esami di Laurea Magistrale in Electronics Engineering e Laurea V.O. in Ingegneria Elettronica e le relative proclamazioni, per la sessione autunnale A.A. 2025/26, si svolgeranno giorno **8 ottobre 2026**.

Scadenze per gli Studenti Laureandi:

- Termine ultimo per il caricamento della tesi/long abstract attraverso l'apposita sezione del portale studenti UNIPA: **22 settembre 2026**
- Termine ultimo per la validazione della tesi/long abstract da parte dei Relatori: **23 settembre 2026**
- Data ultima per il completamento degli esami di profitto e per la convalida di tutte le attività formative: **28 settembre 2026**
- Termine ultimo per l'invio tramite posta elettronica della tesi in formato elettronico non modificabile, firmata digitalmente dal Relatore, alla Segreteria Didattica (mirella.cavera@unipa.it) e al Coordinatore (salvatore.stivala@unipa.it): **1° ottobre 2026**

La Commissione di Laurea sarà designata non appena disponibile l'elenco definitivo dei laureandi che discuteranno la tesi.

Ulteriori dettagli su luoghi e modalità di esame saranno resi noti in concomitanza alla designazione della Commissione di Laurea.

Cordiali saluti.

Il Coordinatore del CCS
Prof. Salvatore Stivala

Firmato digitalmente da: Salvatore Stivala
Organizzazione: UNIVERSITA' DEGLI STUDI DI PALERMO/80023730825
Data: 07/09/2026 14:11:41