



CONSIGLIO INTERCLASSE DEI CORSI DI STUDIO
IN INGEGNERIA ELETTRONICA ED ELECTRONICS ENGINEERING

Palermo, 03/09/2020

Ai Componenti del CICS in Ingegneria Elettronica
ed Electronics Engineering

Al Direttore del Dipartimento di Ingegneria

Ai Coordinatori dei Consigli dei Corsi di Studio del
Dipartimento di Ingegneria

Alla Segreteria Studenti

LORO SEDI

Oggetto: Esami di Laurea e Laurea Magistrale in Ingegneria Elettronica - Sessione Autunnale
A.A. 2019/20

Cari Colleghi,

con la presente vi comunico che la Sessione Autunnale degli Esami di Laurea e Laurea
Magistrale in Ingegneria Elettronica per l'A.A. 2019/2020 si svolgerà nei giorni di seguito
specificati.

LAUREE

1) Per gli studenti iscritti al primo anno a partire dall'anno accademico 2016/2017:

- l'appello per le prove finali è fissato per il 21 settembre 2020;

2) Per gli studenti iscritti al primo anno precedentemente all'anno accademico 2016/2017:

- gli esami di Laurea e le relative proclamazioni si svolgeranno giorno 1 ottobre 2020 a partire
dalle ore 9:00.



CONSIGLIO INTERCLASSE DEI CORSI DI STUDIO
IN INGEGNERIA ELETTRONICA ED ELECTRONICS ENGINEERING

LAUREE MAGISTRALI

- gli esami di Laurea Magistrale e le relative proclamazioni si svolgeranno giorno 1 ottobre 2020 a partire dalle ore 15:00.

Si comunica inoltre che, laddove è prevista la presentazione della tesi di laurea/elaborato:

- il caricamento e la validazione della stessa (o del long abstract) devono essere effettuati non più tardi di 15 giorni solari dalla data degli esami di laurea;
- gli esami di profitto devono essere registrati entro 10 giorni solari dalla data degli esami di laurea.

Il calendario degli esami e delle proclamazioni sarà pubblicato una volta noto l'elenco dei laureandi.

Cordiali saluti.

F.to il Coordinatore del C.I.C.S.
(Prof. Ing. Alessandro Busacca)
firmato digitalmente