



CONSIGLIO INTERCLASSE DEI CORSI DI STUDIO
IN INGEGNERIA ELETTRONICA ED ELECTRONICS ENGINEERING

AVVISO PER GLI STUDENTI LAUREANDI - Sessione Estiva A.A. 2019-20

(valido per i laureandi iscritti/immatricolati al I anno fino all'A.A. 2015/16 e per tutti i laureandi magistrali / VO)

Gli esami di **Laurea in Ingegneria Elettronica** si svolgeranno giorno **30 luglio 2020 a partire dalle ore 9:00** presso l'Aula Savagnone del Dipartimento di Ingegneria (viale delle Scienze, ed. 9, I piano).

Gli esami di **Laurea Magistrale in Ingegneria Elettronica** si svolgeranno giorno **30 luglio 2020 a partire dalle ore 15:00** presso l'Aula Savagnone del Dipartimento di Ingegneria (viale delle Scienze, ed. 9, I piano)

Completamento esami di profitto e caricamento tesi sul portale

- La data ultima per il completamento degli esami di profitto (registrazione dell'esame) è fissata al giorno **20 luglio 2020**
- La data ultima per il caricamento degli elaborati/tesi (o long abstract se concordato con il proprio Relatore) sul portale è fissata al **14 luglio 2020**
- La data per la validazione degli elaborati/tesi (o long abstract) da parte dei Relatori è fissata al giorno **15 luglio 2020**

Scadenze interne dei CdS in Ingegneria Elettronica

Tutti i laureandi dovranno inviare entro il **20 luglio 2020** al Prof. Salvatore Stivala (salvatore.stivala@unipa.it) e al Prof. Antonino Sferlazza (antonino.sferlazza@unipa.it) una e-mail con oggetto "Lauree luglio 2020 – Cognome Nome" e contenente i seguenti dati e allegati:

- *Cognome e Nome*
- *Data e luogo di nascita*
- *Anno di immatricolazione*
- *Numero di matricola*
- *Indirizzo postale*
- *Titolo della tesi*
- *Relatori*
- *Recapiti telefonici*
- *Piano di studi con materie sostenute scaricato dal portale studenti*
- *Calcolo della votazione iniziale, ottenuta in base al regolamento didattico vigente*
(<http://www.unipa.it/dipartimenti/ingegneria/cds/ingegneriaelettronica2092/regolamenti.html>)

Per il calcolo della votazione iniziale, gli studenti potranno adoperare il foglio elettronico disponibile nella sezione "Esami di Laurea" del sito del CdS:

https://www.unipa.it/dipartimenti/ingegneria/cds/ingegneriaelettronica2092/Info_corso/Tesi-e-prova-finale/Esami_laurea/



UNIVERSITÀ
DEGLI STUDI
DI PALERMO



CONSIGLIO INTERCLASSE DEI CORSI DI STUDIO
IN INGEGNERIA ELETTRONICA ED ELECTRONICS ENGINEERING

Nella stessa sezione, gli studenti riceveranno comunicazione circa la votazione iniziale (ossia quella di ammissione alla prova finale derivante dalla carriera dello studente).

Ciascun laureando dovrà inviare la sola **copia in formato PDF** della propria tesi, **firmata digitalmente dal proprio Relatore**, al Prof. Salvatore Stivala (salvatore.stivala@unipa.it) e al Prof. Antonino Sferlazza (antonino.sferlazza@unipa.it) entro e non oltre il **24 luglio 2020**.

Le Commissioni verranno nominate appena sarà noto l'elenco dei laureandi e delle tesi da discutere, così come il calendario secondo cui si svolgeranno gli esami e le proclamazioni.

Palermo, 07/07/2020

Il Coordinatore del C.I.C.S.
(Prof. Ing. Alessandro Busacca)
firmato digitalmente