



UNIVERSITÀ DEGLI STUDI DI PALERMO
CORSO DI LAUREA MAGISTRALE IN ELECTRONICS ENGINEERING

Palermo, 17/07/2023

Ai Componenti del CICS in Ingegneria Elettronica

Al Direttore del Dipartimento di Ingegneria

Alla Segreteria Studenti

LORO SEDI

Oggetto: Convocazione delle Commissioni ed elenco dei laureandi per gli esami di Laurea Magistrale in Electronics Engineering, Laurea Magistrale in Ingegneria delle Telecomunicazioni e Laurea V.O. in Ingegneria Elettronica - Sessione Estiva A.A. 2022/23

Si riportano, in allegato, la Convocazione delle Commissioni e l'elenco dei laureandi per gli esami di Laurea Magistrale in Electronics Engineering, Laurea Magistrale in Ingegneria delle Telecomunicazioni e Laurea V.O. in Ingegneria Elettronica della Sessione Estiva A.A. 2022/23, che si svolgeranno il giorno **25 luglio 2023 a partire dalle ore 9:30**, secondo il calendario predisposto.

Gli esami si svolgeranno presso l'**Aula Savagnone** del Dipartimento di Ingegneria (I piano Ed. 9).

Cordiali saluti.

Il Coordinatore del CCS.
Prof. Salvatore Stivala



UNIVERSITÀ DEGLI STUDI DI PALERMO
CORSO DI LAUREA MAGISTRALE IN ELECTRONICS ENGINEERING

LAUREA VECCHIO ORDINAMENTO IN INGEGNERIA ELETTRONICA

La Commissione per gli Esami di **Laurea Vecchio Ordinamento (V.O.) in Ingegneria Elettronica** è convocata per il giorno **25 luglio 2023 a partire dalle ore 9:30**

Commissione di Esami di Laurea Vecchio Ordinamento in Ingegneria Elettronica (D.R. 4/91):

Presidente: Prof. Stivala

Commissari: Proff. Artale, Busacca, D'Ippolito, Gallo, Giaconia, Lullo, Macaluso, Mangione, Tinnirello, Vitale

Supplenti: Proff. Cino, Livreri, Mosca

	Laureando	Matricola	Titolo tesi	Relatore
1.	ADRIANI Adriano	0332344	Blockchain e NFT nell'agrifood: stato dell'arte e possibili sviluppi	Prof. Gallo

LAUREA MAGISTRALE IN ELECTRONICS ENGINEERING

La Commissione per gli esami di **Laurea Magistrale in Electronics Engineering** è convocata per il giorno **25 luglio 2023 a partire dalle ore 9:30**

GRUPPO 1

Commissione di Esami di Laurea Magistrale in Electronics Engineering (D.M. 270/04):

Presidente: Prof. Stivala

Commissari: Proff. Artale, Busacca, Giaconia, Lullo, Macaluso, Mangione, Tinnirello, Vitale

Supplenti: Proff. Cino, Livreri, Mosca

Convocazione: 25 luglio 2023 alle ore 9:30

	Laureando	Matricola	Titolo tesi	Relatore/i
1.	ALAIMO Rosolino	0733294	Soluzioni tecnologiche e applicazioni di metasuperfici in scenari Beyond 5G	Prof.ssa Tinnirello Prof. Mosca Prof. Croce Ing. Giuliano
2.	BOUDJEBBA Zeineb	0725038	Characterization of Defects in the Large Area Detector Filters for the eXTP Space Mission	Prof. Lullo Ing. Lo Cicero
3.	KHELIOUEN Mustapha	0725037	Design of a Test Setup for Optical Attenuation - Measurements of X-ray Filters for the Large Area Detector on the eXTP Space Mission	Prof. Lullo Ing. Lo Cicero
4.	LONGO Andrea	0705678	Studio e implementazione di una architettura O-RAN per reti 5G Stand-Alone e sviluppo di xApp basate su FlexRIC: Stato dell'arte, Analisi delle xApp disponibili e sviluppo di una nuova xApp	Prof.ssa Tinnirello Prof. Croce Ing. Dino
5.	ROBERT Richard Masanja	0726242	Influence of the temperature on the electrical properties of Cu/HfO ₂ /Pt RRAM devices	Prof. Macaluso Prof. Scirè



UNIVERSITÀ DEGLI STUDI DI PALERMO
CORSO DI LAUREA MAGISTRALE IN ELECTRONICS ENGINEERING

GRUPPO 2

Commissione di Esami di Laurea Magistrale in Electronics Engineering (D.M. 270/04):

Presidente: Prof. Stivala

Commissari: Proff. Artale, Busacca, Giaconia, Livreri, Lullo, Macaluso, Tinnirello, Vitale

Supplenti: Proff. Cino, Mangione, Mosca

Convocazione: 25 luglio 2023 alle ore 11:30

	Laureando	Matricola	Titolo tesi	Relatore/i
1.	BOUAKAZ Djihad Nacereddine	0743782	Logic design of an FPGA-Based test solution for automotive microcontrollers	Prof. Giaconia Ing. Camarda
2.	CARDELLA Luca	0733507	Analisi e sviluppo di uno switching test con modulazione a onda quadra e PWM a tre livelli impiegato su un modulo di potenza per applicazioni traction inverter	Prof. Vitale Ing. Galioto Ing. La Torre
3.	JAVED Amna	0726340	Design and Simulation of a low 1/f noise LDO for a Power Management Unit	Prof.ssa Livreri Ing. Lo Iacono
4.	MANISCALCO Salvatore	0737478	Implementazione di un nuovo metodo di caratterizzazione termica sviluppato su un sistema di prova automatizzato per dispositivi automotive	Prof. Vitale Ing. Pisello
5.	RICHIUSA Emanuele	0733307	Programmazione del test plan di un dispositivo elettronico in ambito automotive facendo uso del protocollo CAN e caratterizzazione degli stessi in temperatura	Prof. Artale Ing. Vecchio



UNIVERSITÀ DEGLI STUDI DI PALERMO
CORSO DI LAUREA MAGISTRALE IN ELECTRONICS ENGINEERING

GRUPPO 3

Commissione di Esami di Laurea Magistrale in Electronics Engineering (D.M. 270/04):

Presidente: Prof. Stivala

Commissari: Proff. Artale, Busacca, Livreri, Lullo, Macaluso, Mangione, Tinnirello, Vitale

Supplenti: Proff. Cino, Giaconia, Mosca

Convocazione: 25 luglio 2023 alle ore 15:00

	Laureando	Matricola	Titolo tesi	Relatore/i
1.	LIPARI Giuseppe	0732643	Study and design of a miniaturized pseudo-helix type structure for TWTs powered with voltage lower than 2kV	Prof.ssa Livreri Prof. Stivala Prof. Busacca Ing. Muratore
2.	PATERNA Giuseppe	0732786	Focusing magnetic circuit design for a circular beam TWT using a Halbach array	Prof. Stivala Prof. Busacca Prof.ssa Livreri Ing. Muratore
3.	RIAZ Muhammad Umar	0725580	Successive Interference Cancellation Multiuser Receiver for LoRa	Prof. Mangione
4.	TRAINA Eleonora	0733219	Extended Interaction Klystron: Confronto tra simulazioni Particle-In-Cell e Analitiche	Prof. Stivala Prof.ssa Livreri Prof. Busacca Ing. Muratore

LAUREA MAGISTRALE IN INGEGNERIA DELLE TELECOMUNICAZIONI

La Commissione per gli esami di **Laurea Magistrale in Ingegneria delle Telecomunicazioni** è convocata per il giorno **25 luglio 2023 a partire dalle ore 15:00**

Commissione di Esami di Laurea Magistrale in Ingegneria delle Telecomunicazioni (D.M. 270/04):

Presidente: Prof. Stivala

Commissari: Proff. Artale, Busacca, Livreri, Lullo, Macaluso, Mangione, Tinnirello, Vitale

Supplenti: Proff. Cino, Giaconia, Mosca

Convocazione: 25 luglio 2023 alle ore 15:00

	Laureando	Matricola	Titolo tesi	Relatore/i
1.	ZARCONE Giuseppe	0610259	Come lo standard LoRaWAN può supportare il collegamento mesh: esempio di progettazione per un servizio di bike sharing	Prof.ssa Tinnirello